

# SPECIFICATION

**MODEL: B09004-LAP-JTAG 2.0-M**

**PART NO :** \_\_\_\_\_

**VERSION :** V1.08

Approver		Check	Design
GM	PM		

Customer Confirm

---

# 目錄

1	軟體註冊 .....	3
2	人機介面 .....	6
3	使用說明 .....	9

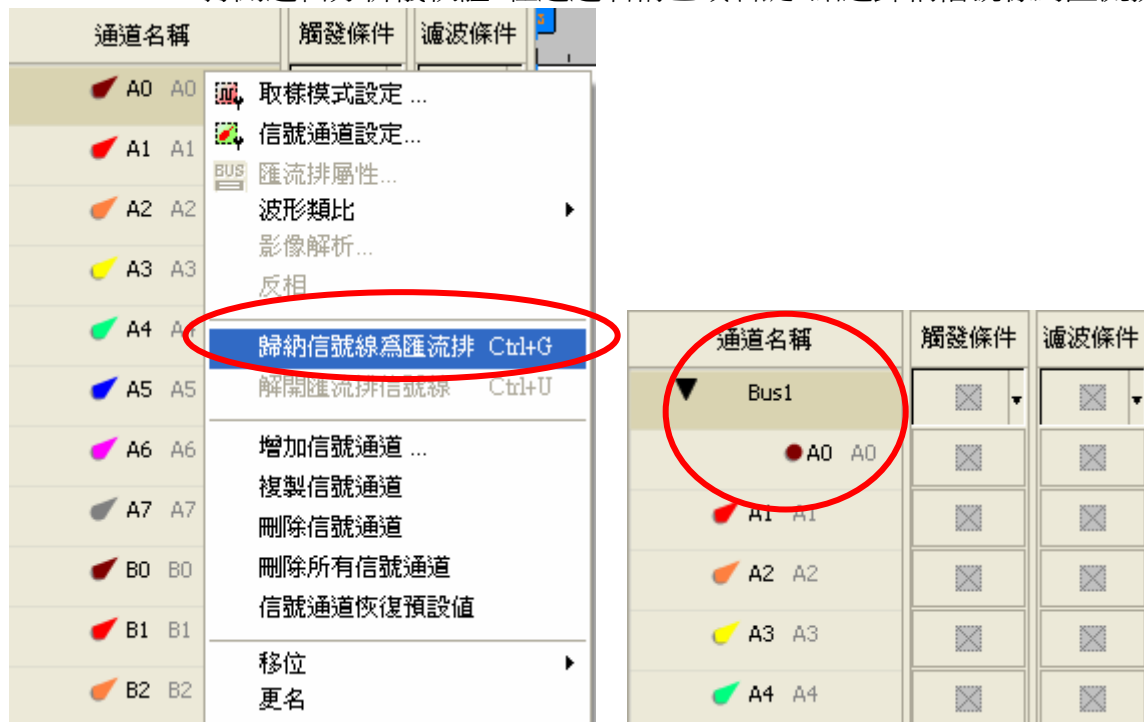
## 1 軟體註冊

軟體註冊請依照下列步驟進行註冊。

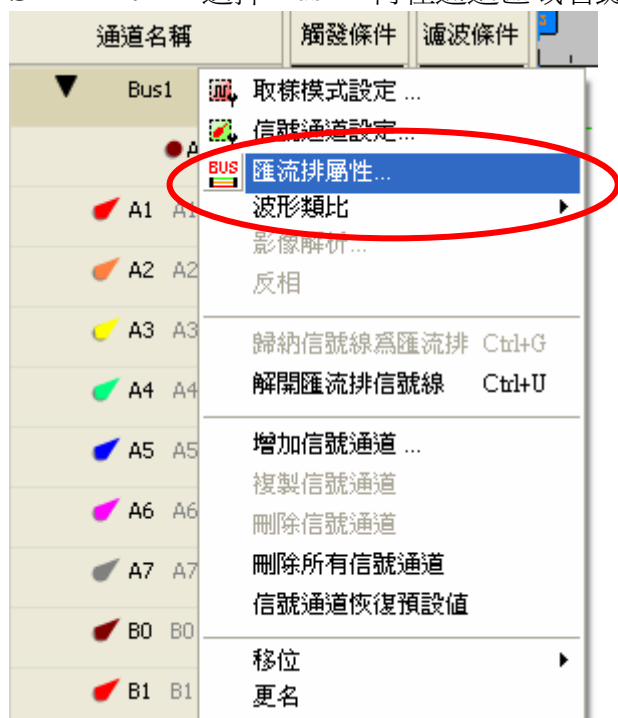
※ 注 1：所有匯流排註冊方式皆相同，註冊時依照流程即可，下圖註冊以 BUS 匯流排協定為範例，藉以參考。

※ 注 2：本說明書若有任何改動恕不另行通知。因模組版本升級而造成的與本說明書不符，以模組軟體為準。

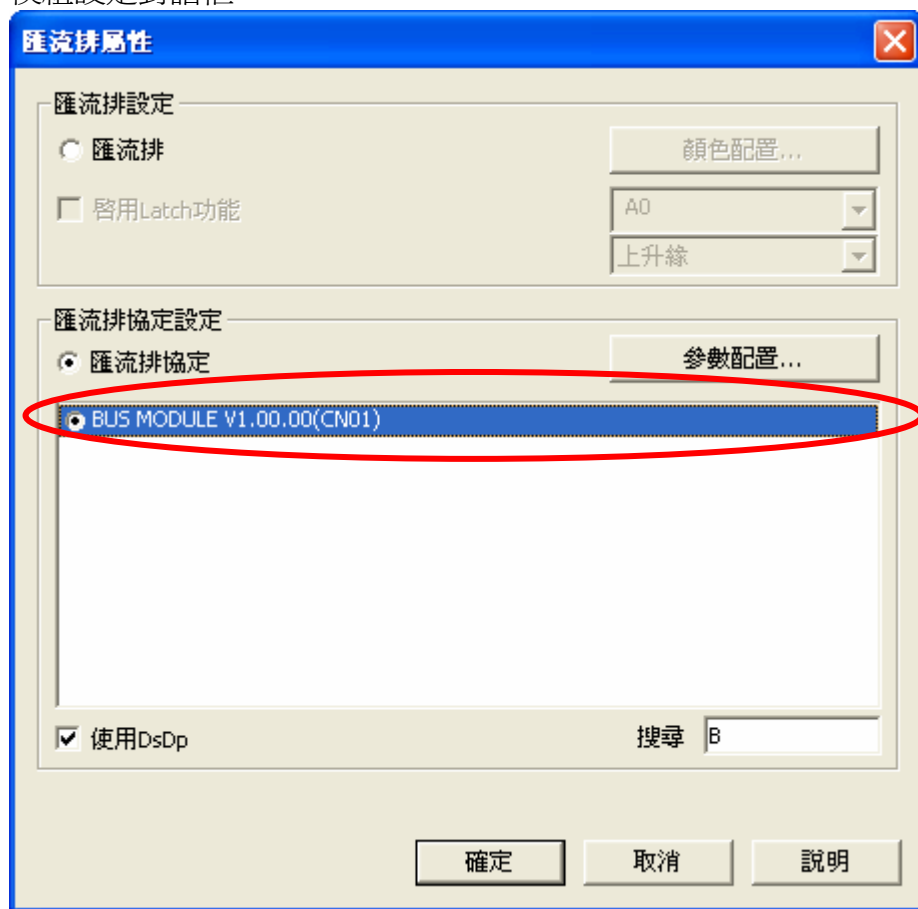
**STEP 1.** 打開邏輯分析儀軟體，在通道名稱區域右鍵，點選歸納信號線為匯流排，把 A0 歸納為 Bus1。



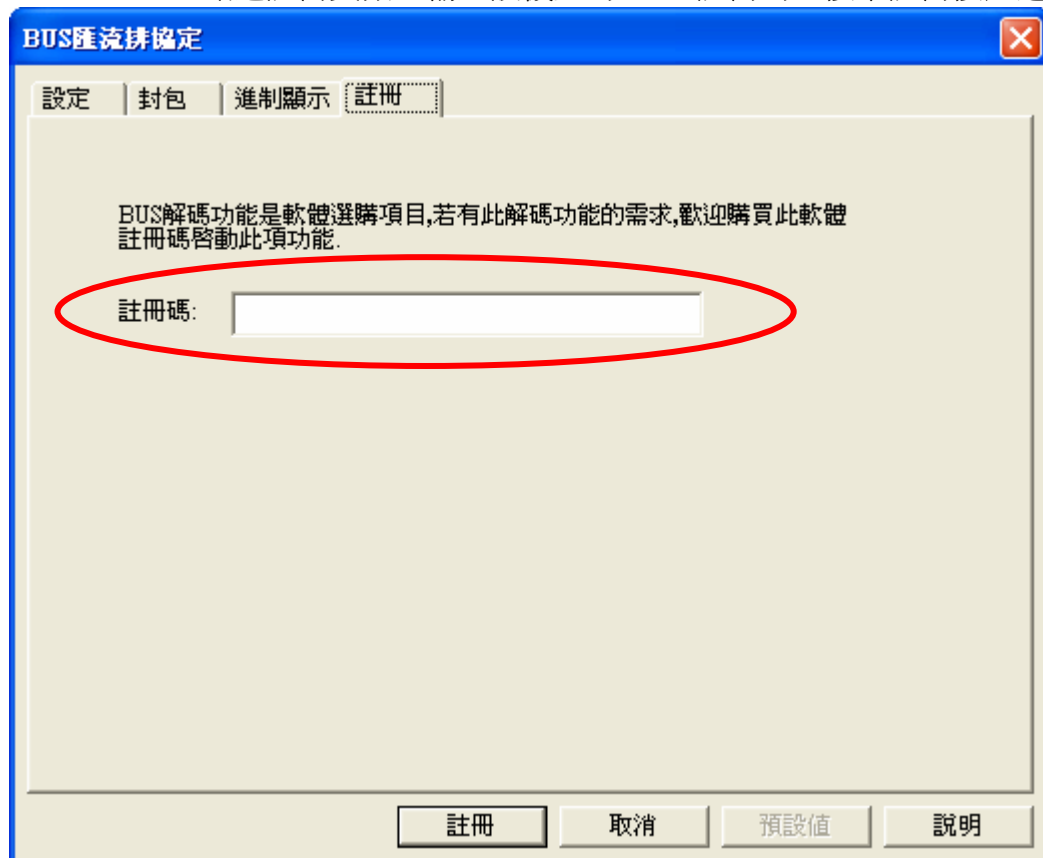
**STEP 2.** 選擇 Bus1，再在通道區域右鍵，點選匯流排屬性，調出匯流排屬性對話框。



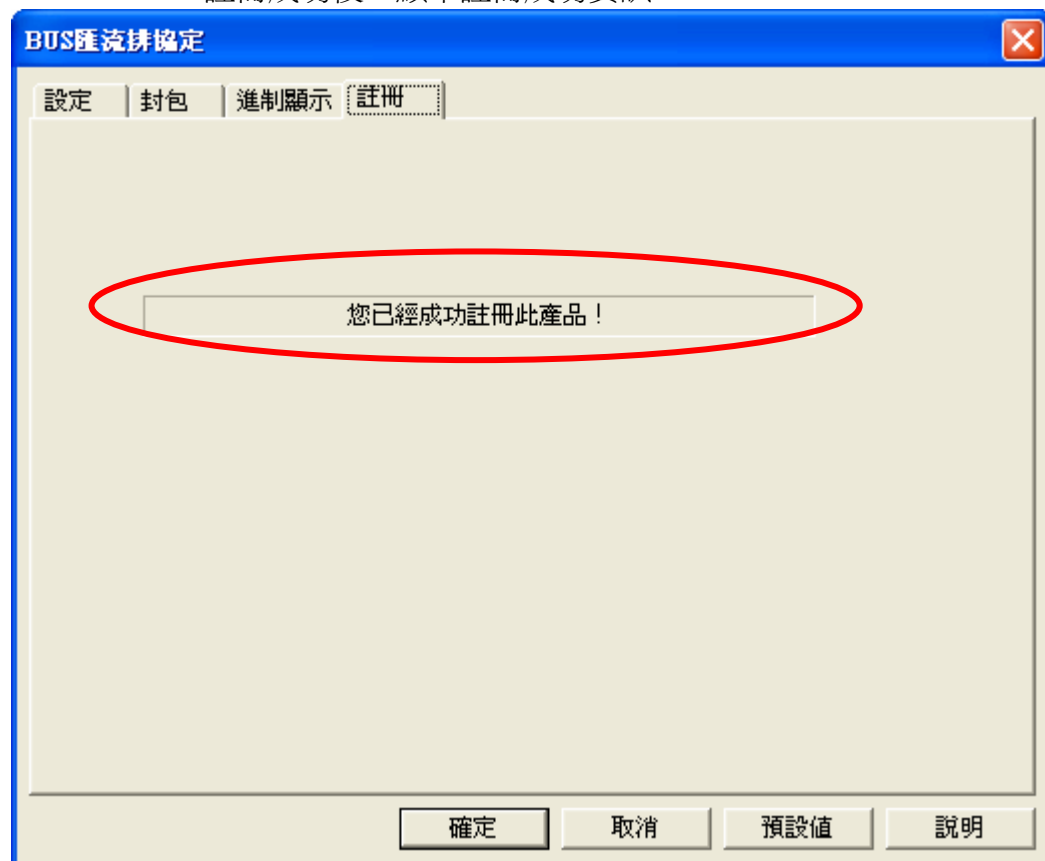
**STEP 3.** 在匯流排屬性對話框，點選 BUS MODULE V1.00.00(CN01)，再單擊參數配置按鈕調出該模組設定對話框。



**STEP 4.** 點選註冊頁籤，輸入該機型的 BUS 註冊碼，按下註冊按鈕進行註冊。



**STEP 5.** 註冊成功後，顯示註冊成功資訊。



## 2 人機介面

設定部分，請參考下圖介面。

### 設定頁

### 通道設定:

JTAG 2.0 需要 3 線或是 4 線解碼。

TCK:當準備傳輸資料開始 TCK 將會產生同步時脈。

TMS:重定後初始化 TMS 為高，在時脈同步下根據 TMS 機制選擇內部相應的傳輸。

TDI/O:輸入資料在 SHIFT\_IR 部分將會在 TCK 上升緣移入資料到 IR 中，同時在 TDI 移入資料的同時，TDO 在 TCK 下降緣移出資料。

TREST:重定信號，在低準位有效，它的優先權在 JTAG 系統中最高，當出現 TREST 時，無論哪種狀態下都恢復 Test\_Logic/Reset 狀態。TREST 通道預設不啟用。

### 解碼 IO：

可選擇 TDI 或 TDO 作為解碼模式。

### Capture 位長設定：

Capture\_IR 和 Capture\_DR 可選擇 1~10 之間的位長，預設值位長都為 1。

### 傳送方向：

可選擇 MSB->LSB 或 LSB->MSB 作為傳送方向，預設值為 MSB->LSB。

### TMS 第一段高準位解碼為：

勾選此項，可選擇 TMS 第一段高準位解碼為 Test\_Logic/Reset，Sel\_DR，Sel\_IR，Exit1\_DR，Exit1\_IR，Exit2\_DR，Exit2\_IR，Update。

### 匯流排協定顏色：

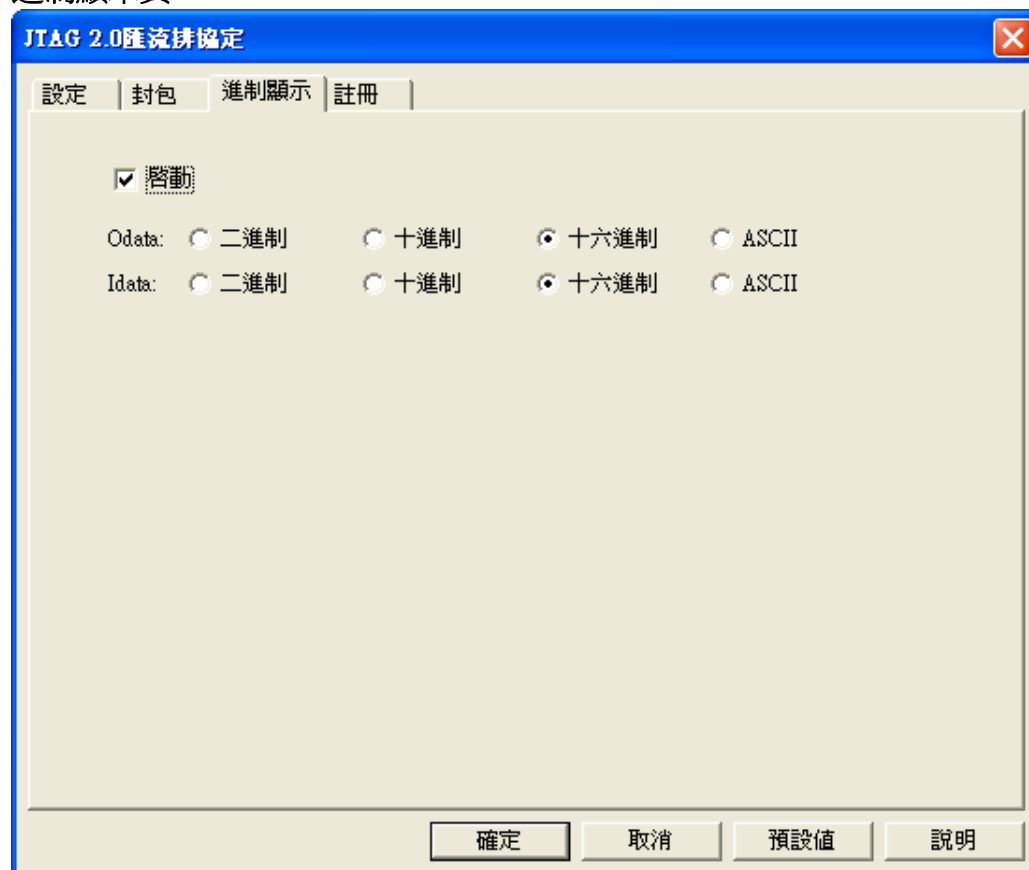
使用者可自行設定解碼欄位的顏色。

### 封包頁



封包部分可依使用者選擇相關顏色進行調整。

## 進制顯示頁



當啓用自定義進制顯示時，Odata, Idata 用戶可自定義其進制，波形區、封包列表 Odata, Idata 資料格式受模組控制。不啓用時，爲灰色狀態，不可點選進制設定。

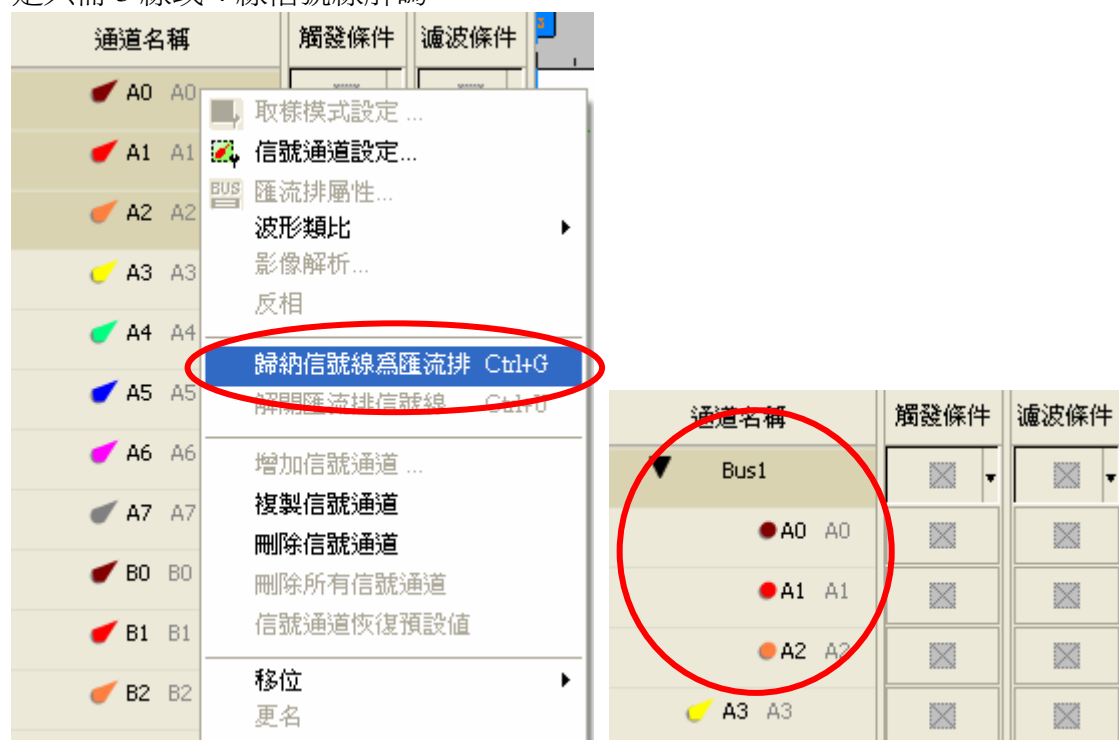
## 註冊頁





### 3 使用說明

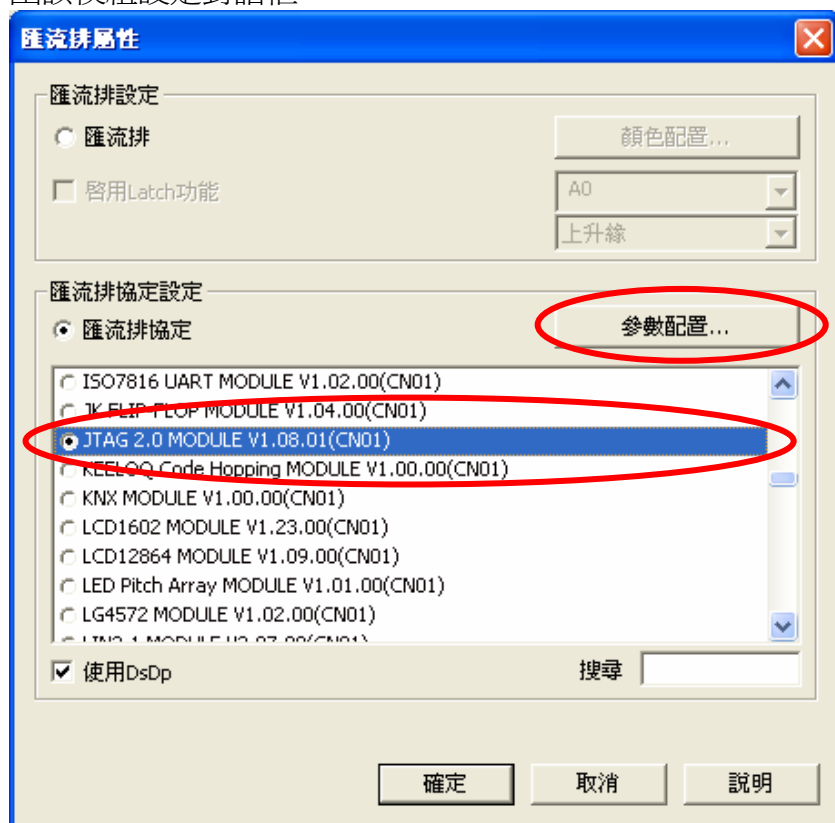
**STEP 1.** 在通道名稱區域按右鍵，點選歸納信號線為匯流排，把 A0~A2 設定為 Bus1， JTAG 2.0 協定只需 3 線或 4 線信號線解碼。



**STEP 2.** 在通道區域選擇 Bus1 後按右鍵，點選匯流排屬性，調出匯流排屬性對話框。



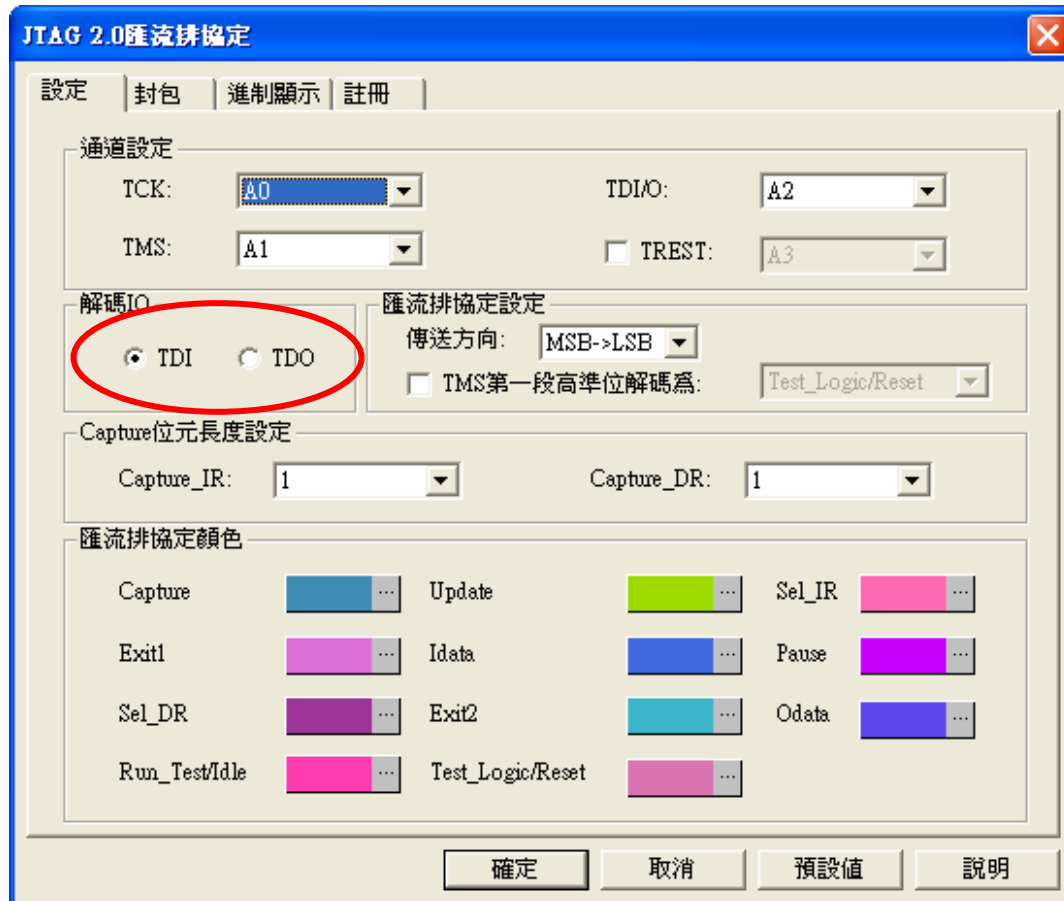
**STEP 3.** 在匯流排屬性對話框，點選 JTAG 2.0 MODULE V1.08.01(CN01)，再按參數配置按鈕，調出該模組設定對話框。



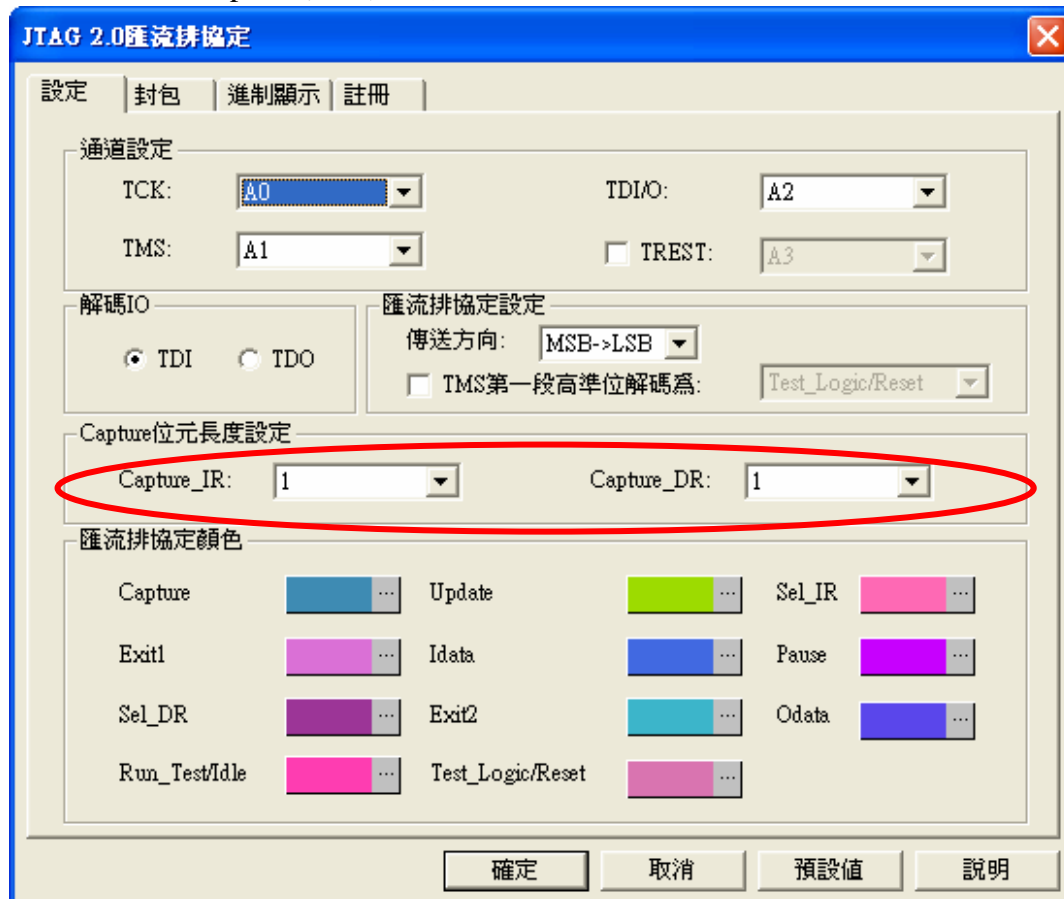
**STEP 4.** 設定 TCK, TMS, TDI/O 及 TREST 通道。



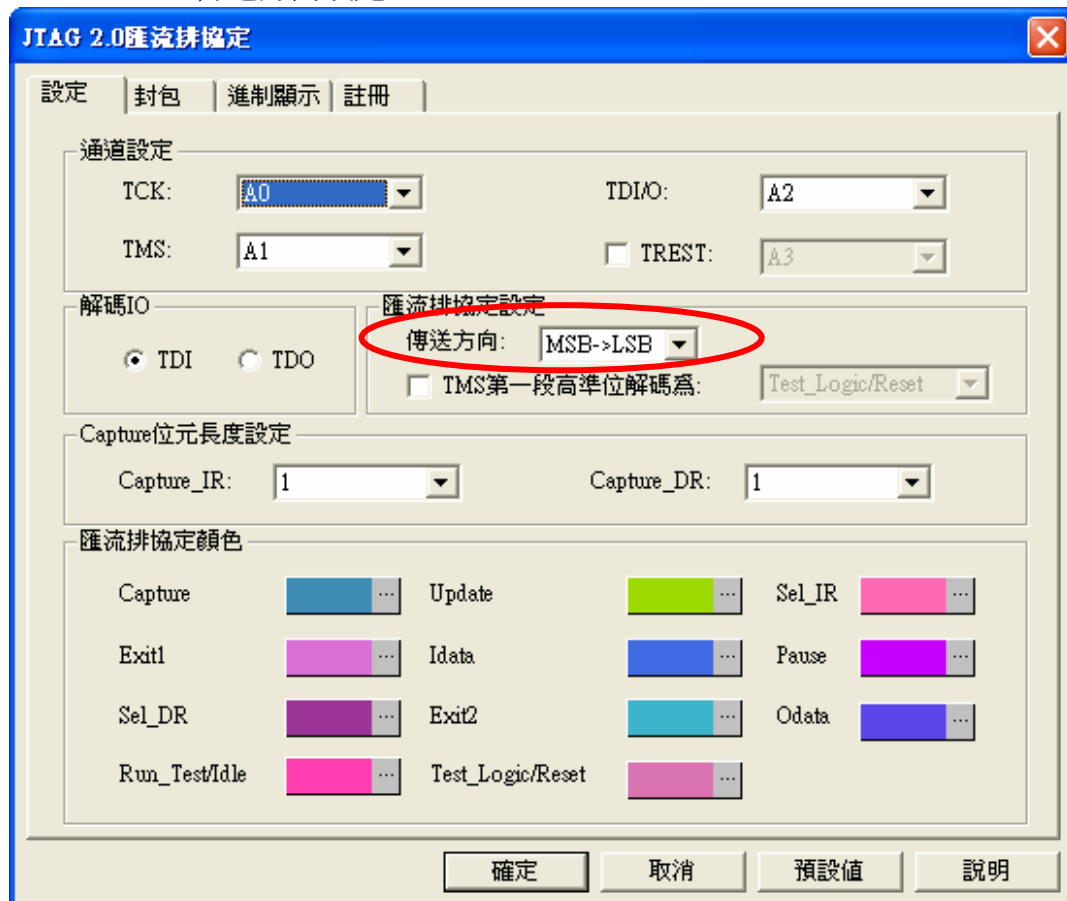
**STEP 5.** 選擇 TDI 或 TDO 作為解碼模式。



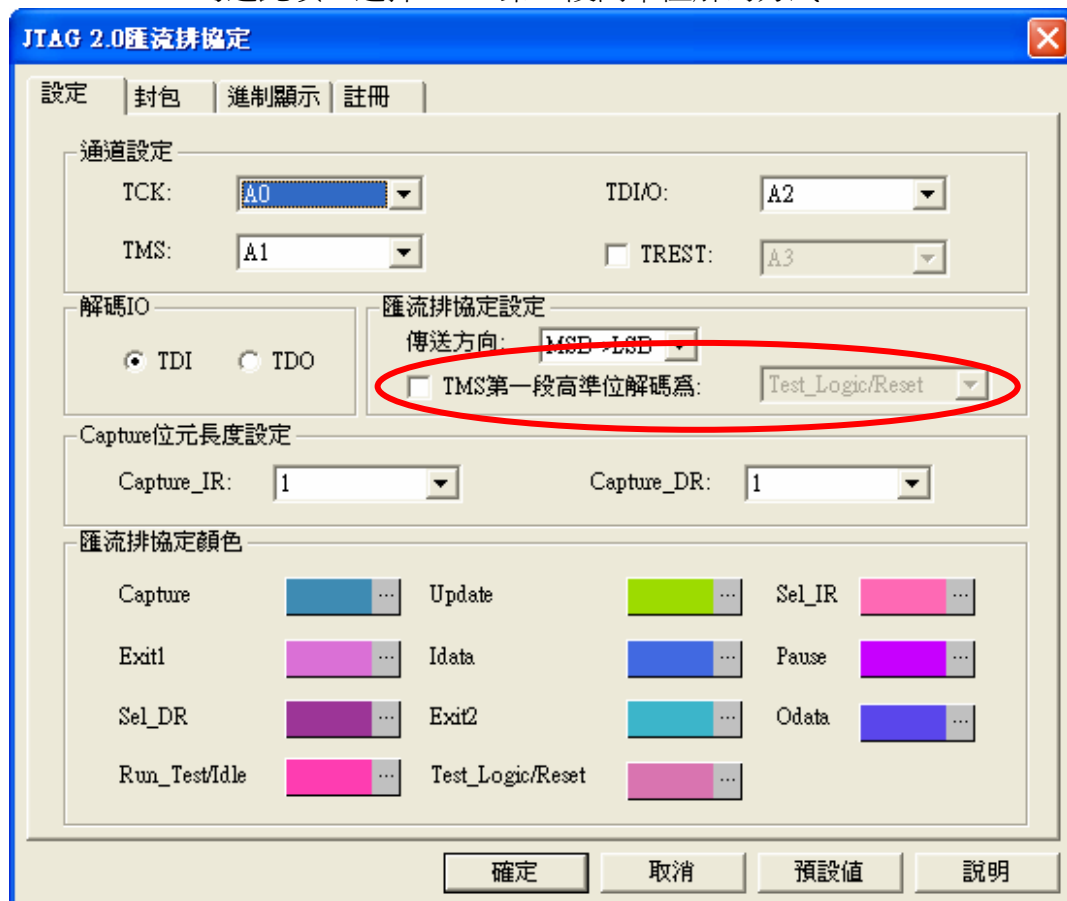
**STEP 6.** Capture 位元長設定。



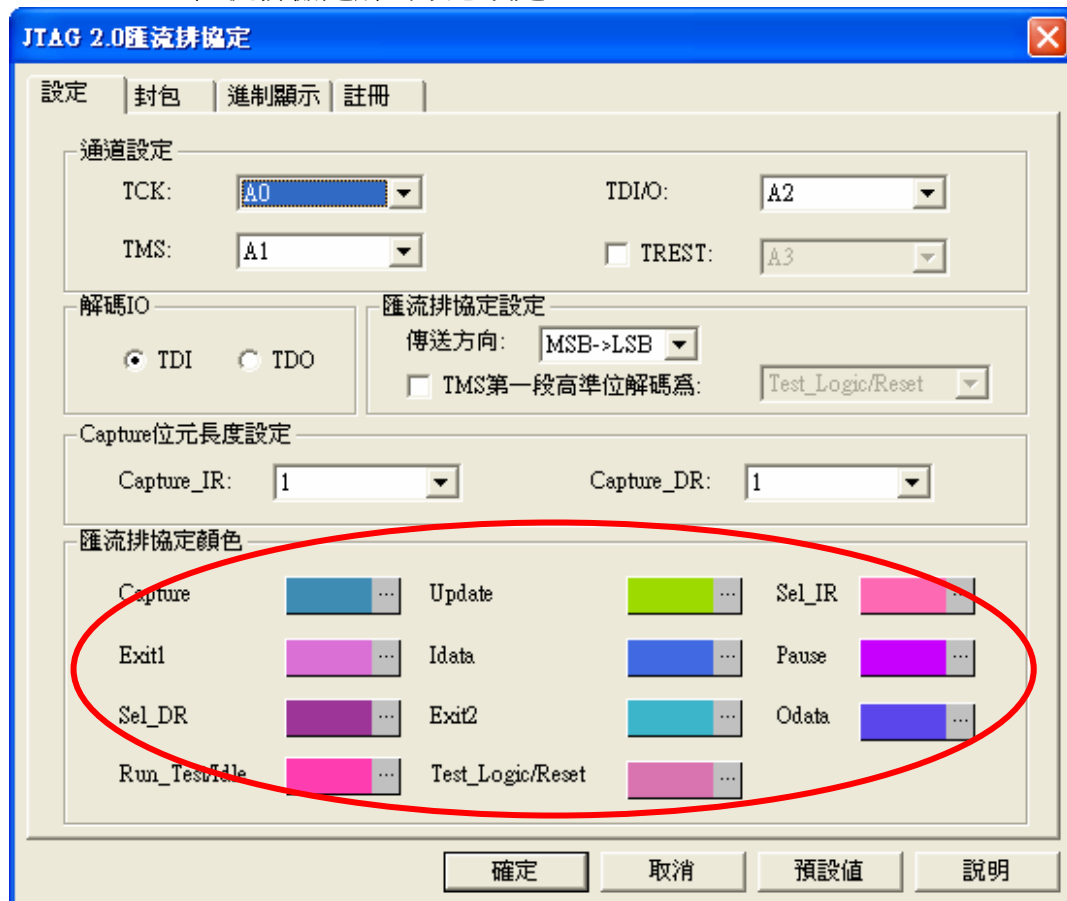
## STEP 7. 傳送方向設定。



## STEP 8. 勾選此項，選擇 TMS 第一段高準位解碼方式。

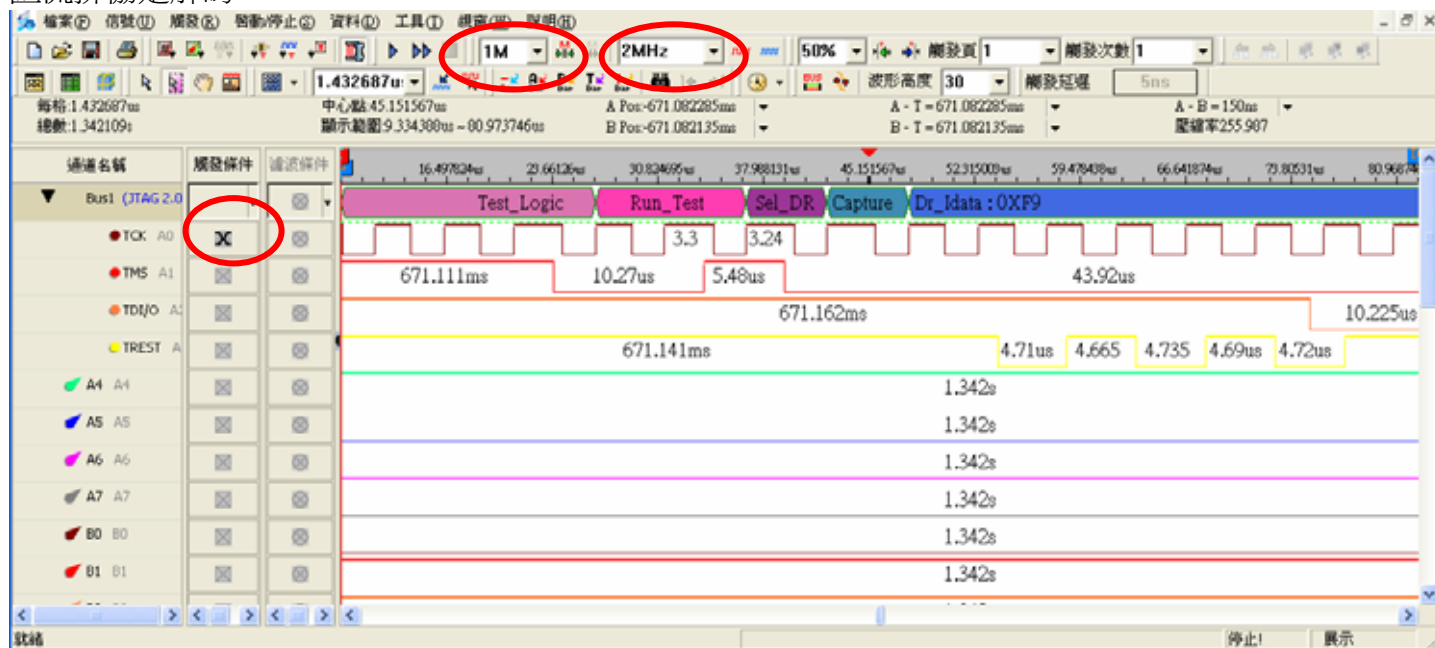


## STEP 9. 匯流排協定解碼顏色設定。



**STEP 10.** 匯流排協定解碼完成圖示。設定條件為任一邊緣、記憶深度 1M、取樣頻率為 2MHz。(取樣頻率最好是待測訊號的 5 倍以上)

### 匯流排協定解碼



封包列表

