

SPECIFICATION

MODEL: B09004-LAP-JTAG 2.0-M

PART NO : _____

VERSION : V1.08

Approver		Check	Design
GM	PM		

Customer Confirm

目录

1 软件注册	3
2 人机界面	6
3 使用说明	9

1 软件注册

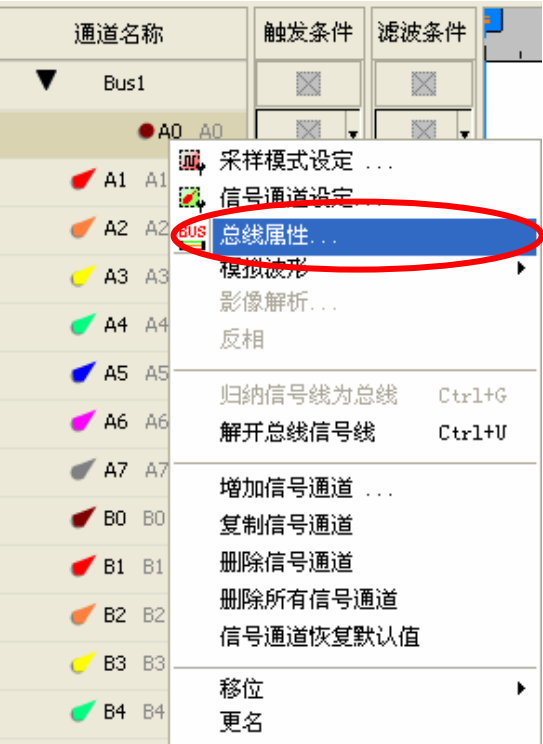
软件注册请依照下列步骤进行注册。

- ※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。
- ※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

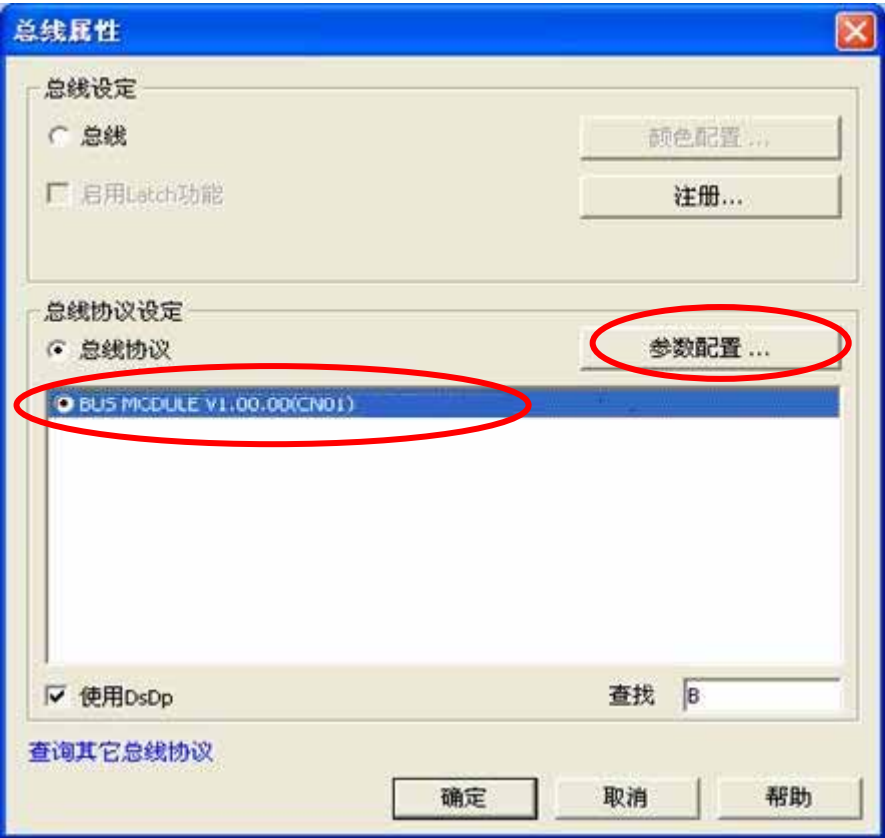
STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



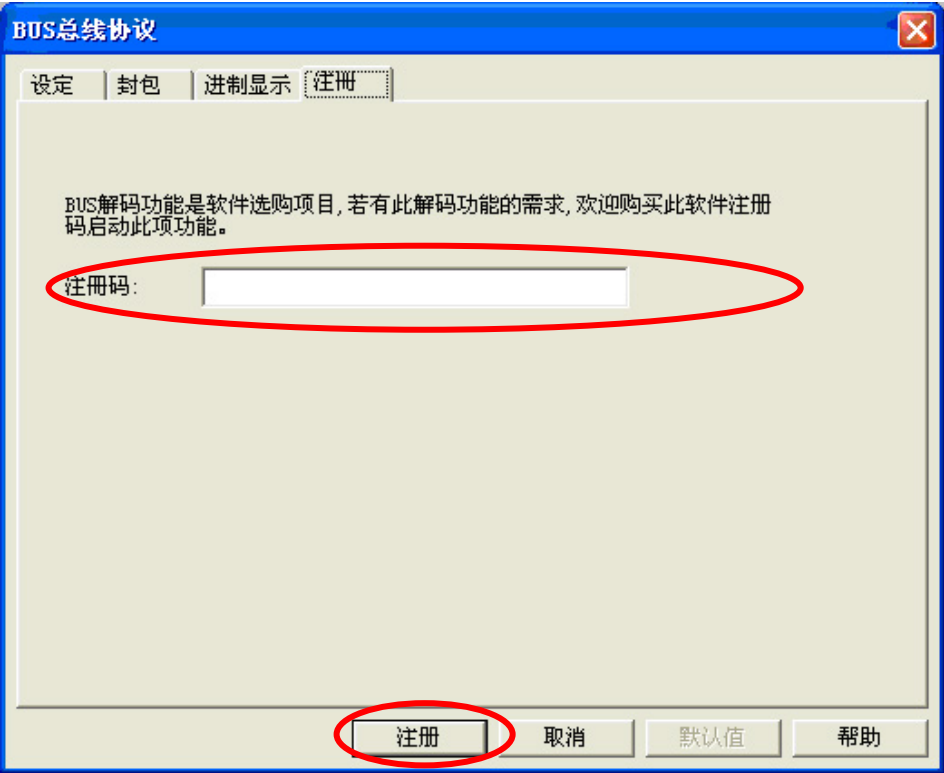
STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



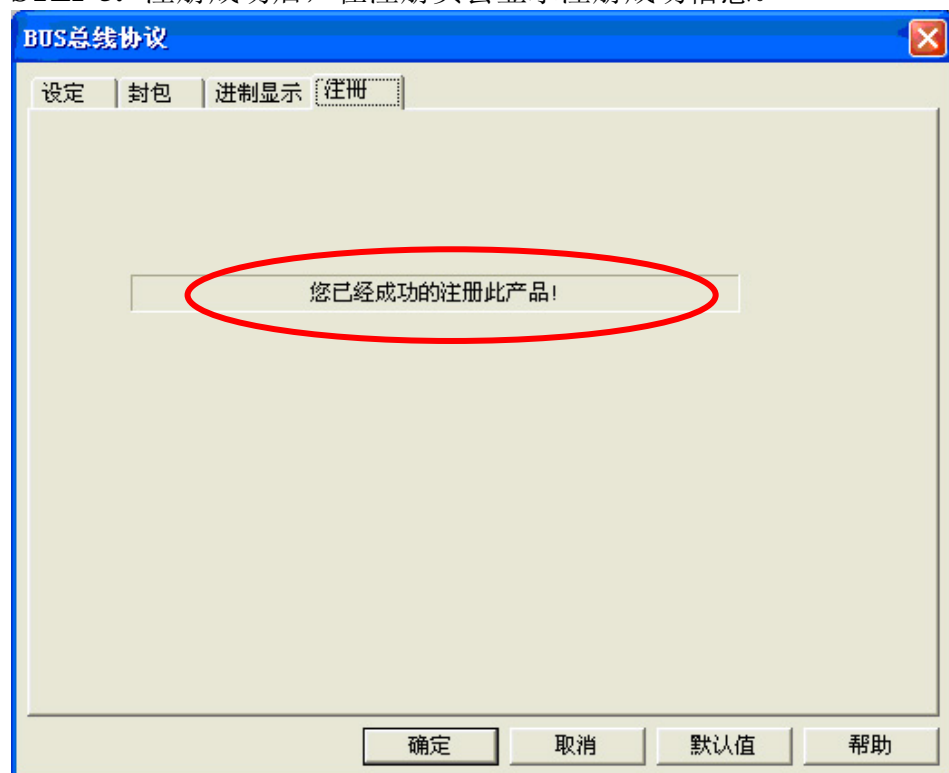
STEP 3. 在总线属性对话框，点选 BUS MODULE V1.00.00（CN01），再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。



STEP 5. 注册成功后，在注册页会显示注册成功信息。



2 人机界面

设定部分，请参考下图界面。

设定页



通道设定:

JTAG 2.0 需要 3 线或是 4 线解码。

TCK:当准备传输数据开始 TCK 将会产生同步时钟。

TMS:复位后初始化 TMS 为高，在时钟同步下根据 TMS 机制选择内部相应的传输。

TDI/O:输入数据在 SHIFT_IR 部分将会在 TCK 上升移入数据到 IR 中，同时在 TDI 移入数据的同时，TDO 在 TCK 下降沿移出数据。

TREST:复位信号，在低电平有效，它的优先权在 JTAG 系统中最高，当出现 TREST 时，无论哪种状态下都恢复 Test_Logic/Reset 状态。TREST 通道默认不启用。

解码 IO:

可选择 TDI 或 TDO 作为解码模式。

Capture 位长设定:

Capture_IR 和 Capture_DR 可选择 1~10 之间的位长，默认值位长都为 1。

传送方向:

可选择 MSB->LSB 或 LSB->MSB 作为传送方向，默认值为 MSB->LSB。

TMS 第一段高电平解码为:

勾选此项，可选择 TMS 第一段高平解码为 Test_Logic/Reset, Sel_DR, Sel_IR, Exit1_DR, Exit1_IR, Exit2_DR, Exit2_IR, Update。

总线协议颜色:

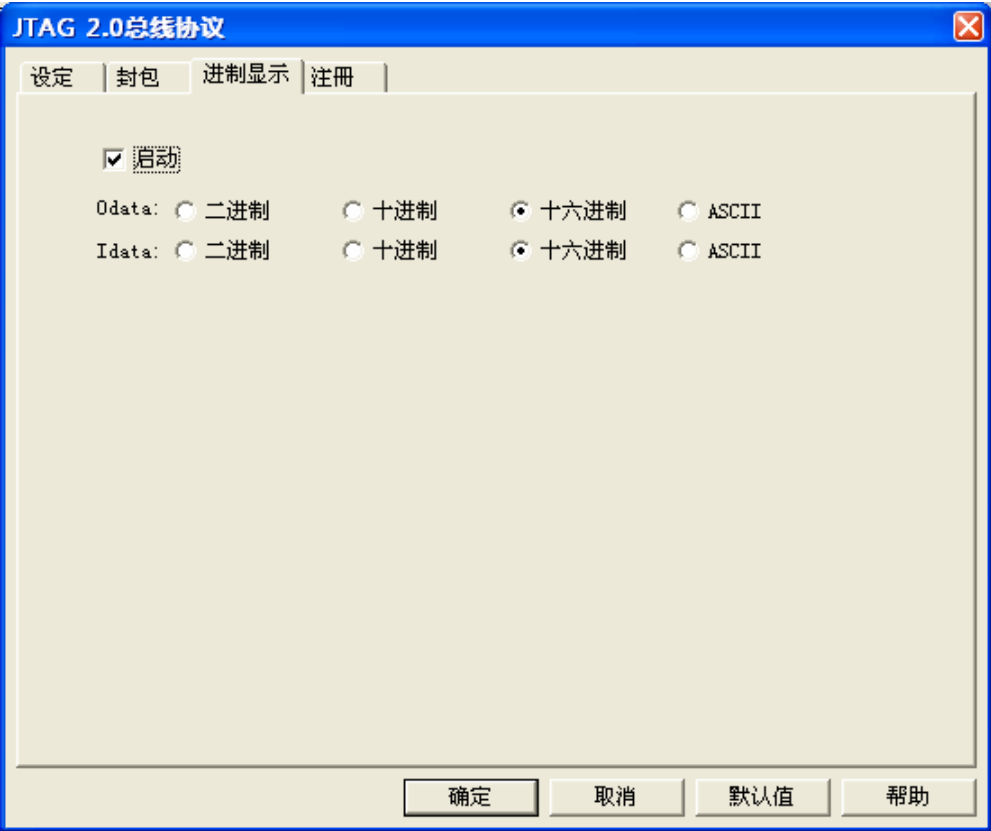
使用者可自行设定解码字段的颜色。

封包页



封包部分可依使用者选择相关颜色进行调整。

进制显示页



当启用自定义进制显示时，Odata, Idata 用户可自定义其进制，波形区、封包列表 Odata, Idata 数据格式受模组控制。不启用时，为灰色状态，不可点选进制设定。

注册页

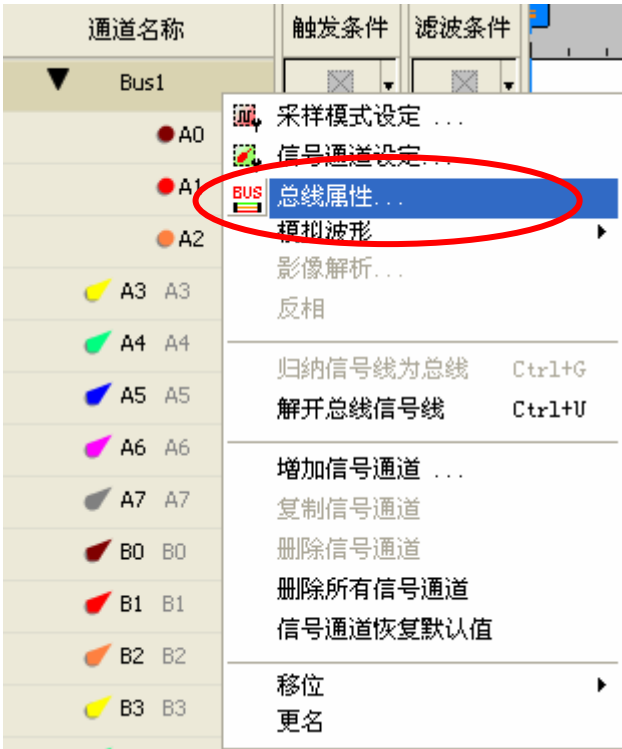


3 使用说明

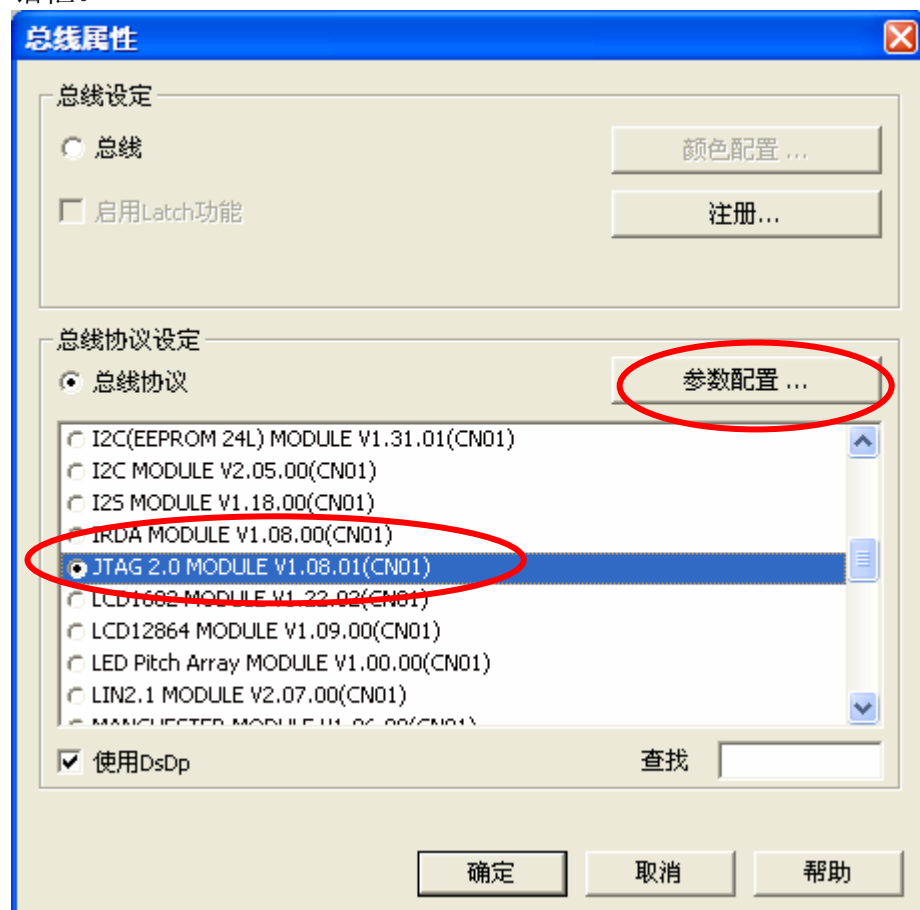
STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0~A2 归纳为 Bus1，JTAG 2.0 总线协议分析需要 3 线或 4 线解码。



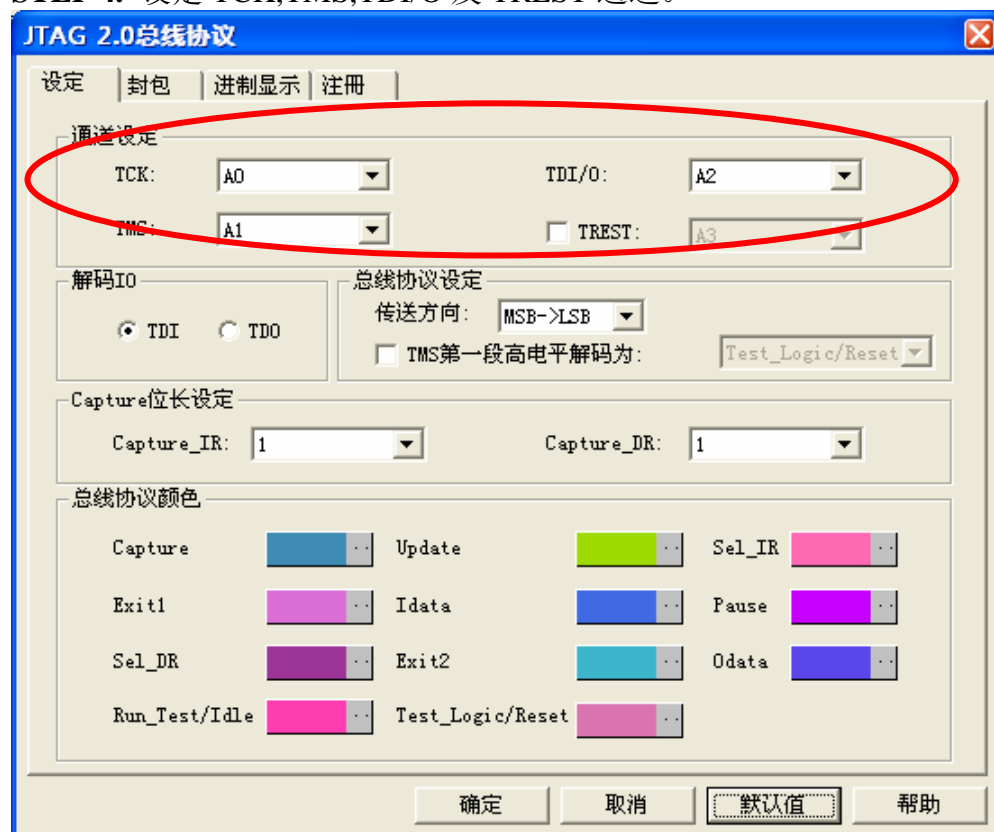
STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



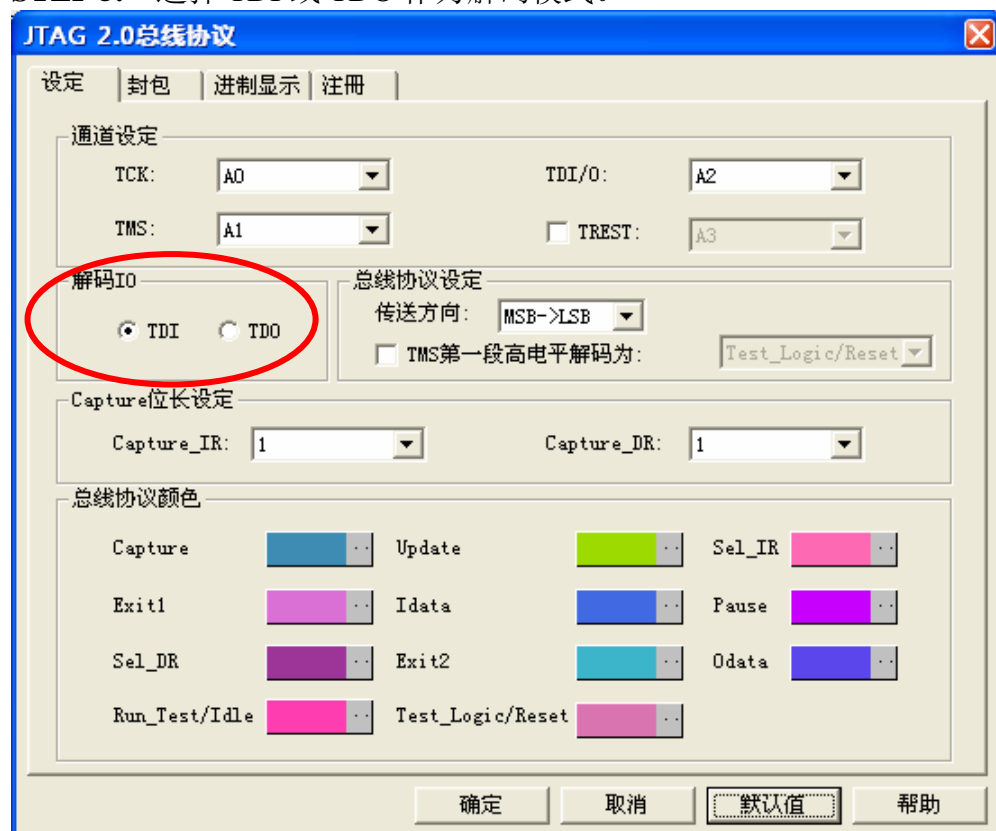
STEP 3. 在总线属性对话框，点选 JTAG 2.0 V1.08.01(CN01)，再单击参数配置按钮，调出该模组设定对话框。



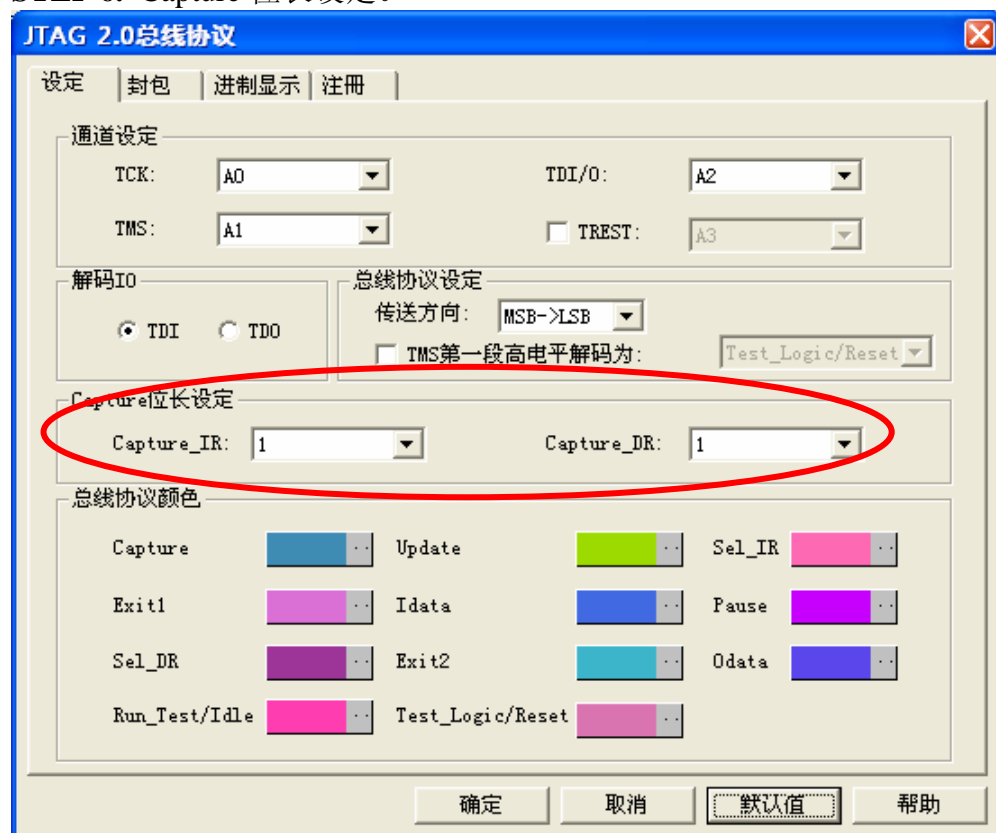
STEP 4. 设定 TCK,TMS,TDI/O 及 TREST 通道。



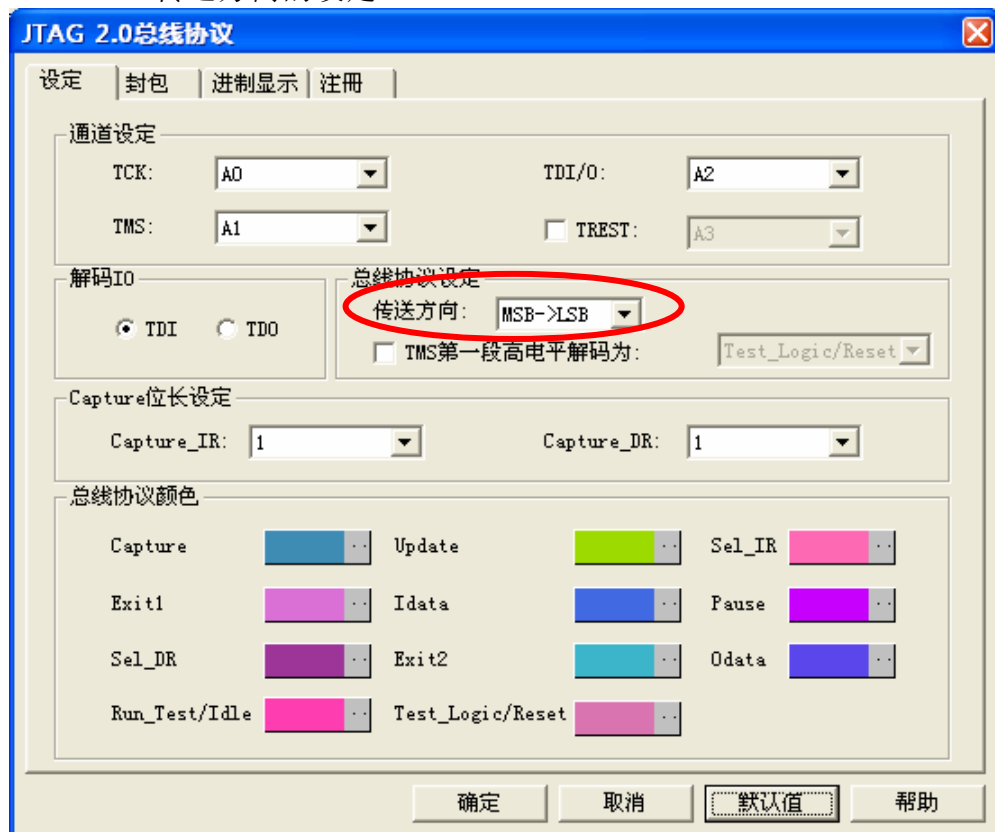
STEP 5. 选择 TDI 或 TDO 作为解码模式。



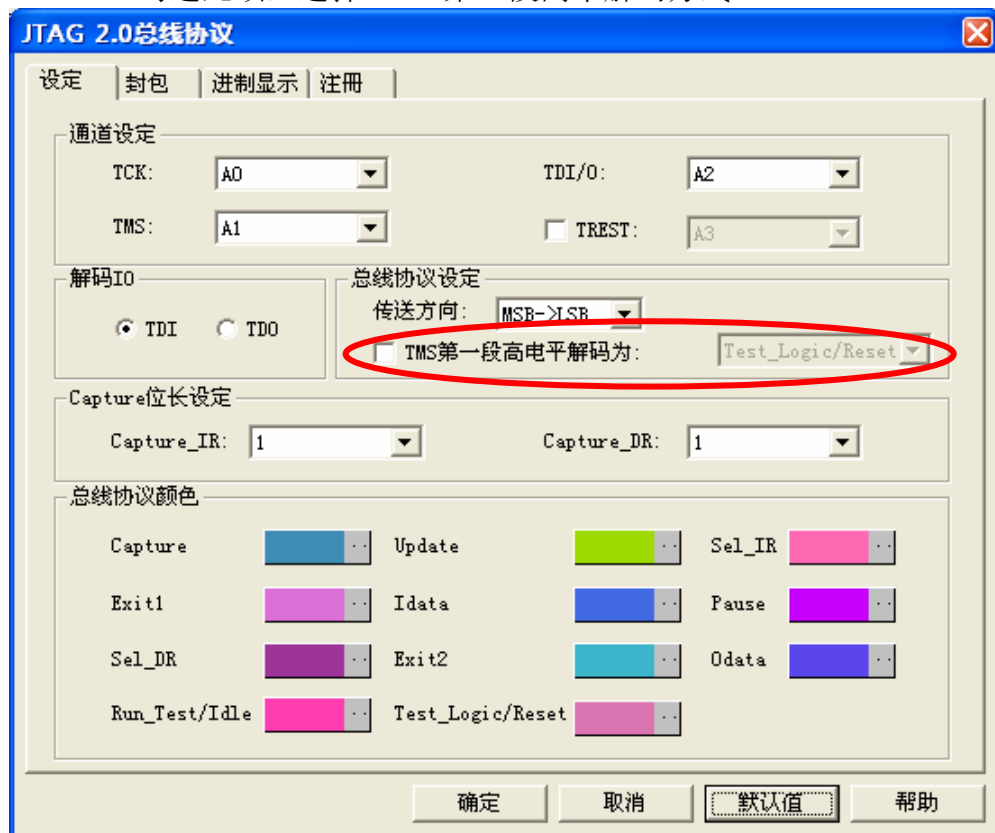
STEP 6. Capture 位长设定。



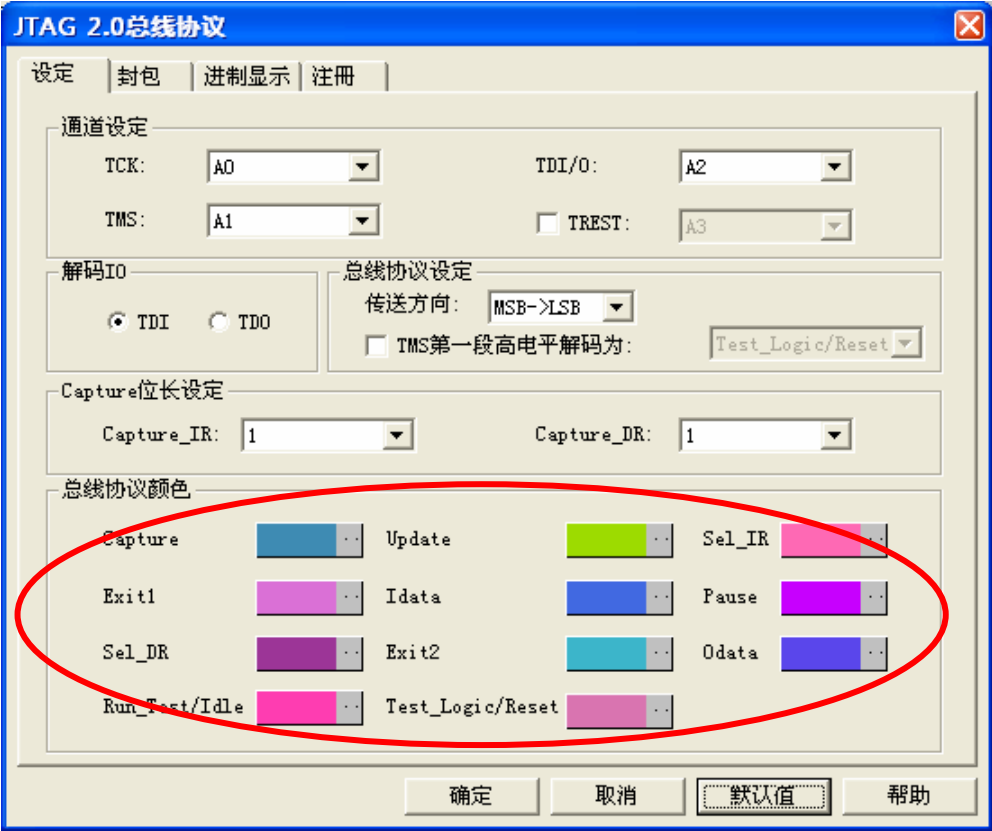
STEP 7. 传送方向的设定。



STEP 8. 勾选此项，选择 TMS 第一段高平解码方式。

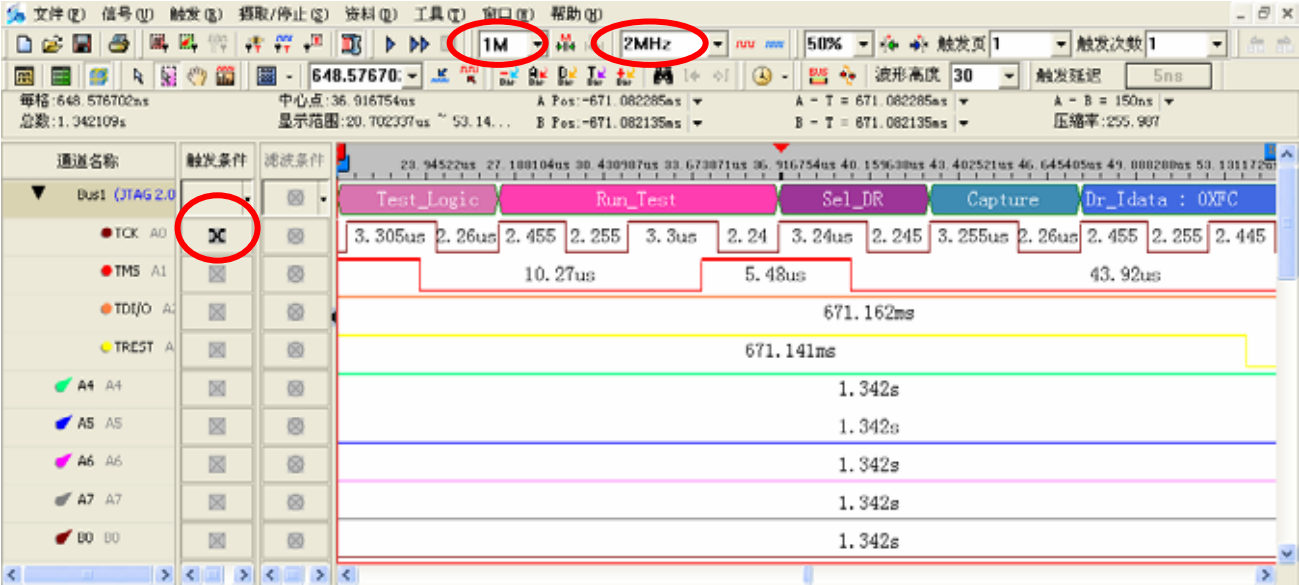


STEP 9. 总线协议解码颜色设定。



STEP 10. 总线协议译码完成图示。设定条件为任一边沿、记忆深度 1M、采样频率为 2MHz。（采样频率最好是待测讯号的 5 倍以上）

总线协议解码



封包列表

